



El GIR ADIRE (Dpto. de Ingeniería Eléctrica), en colaboración con el ITAP y el Programa de Doctorado en Ingeniería Industrial

organizan la conferencia:

Diseño de sistemas de señal mixta para la adquisición de datos

que impartirá el

Dr. Luis Morales Velázquez

Grupo de Investigación HSPDigital
Universidad Autónoma de Querétaro (México)
Profesor Visitante en la UVa

Fecha: 24 de noviembre de 2023

Lugar: Sala de Grados 2304 de la Sede Mergelina de la Escuela de Ingenierías Industriales

Horario: 11:30-12:30 AM

Link: La conferencia se podrá seguir online (TEAMS) y será grabada para posteriormente ser archivada en UVADoc



Resumen: Los sistemas de señal mixta implican el tratamiento simultáneo de señales analógicas y digitales, por lo que están sujetos a estrictas consideraciones de diseño. Revisaremos el ejemplo de un sistema de adquisición de datos, analizando los principios de diseño de hardware y software en su implementación. Comentamos a cerca de los tips de diseño en la selección de componentes, trazo de pistas, ubicación de componentes, aislamiento, filtros, entre otros. Conoceremos también, detalles del proceso de fabricación y ensamble de tarjetas de circuito impreso (PCB) que impactan en el desempeño del sistema.